

**Proyecto/Guía docente de la asignatura**

Asignatura	DISPOSITIVOS Y CIRCUITOS ELECTRÓNICOS		
Materia	CIRCUITOS ELECTRÓNICOS ANALÓGICOS		
Módulo			
Titulación	GRADO EN INGENIERÍA DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
Plan	727	Código	48076
Periodo de impartición	1 ^{er} CUATRIMESTRE	Tipo/Carácter	OBLIGATORIA
Nivel/Ciclo	GRADO	Curso	2º
Créditos ECTS	6 ECTS		
Lengua en que se imparte	CASTELLANO		
Profesor/es responsable/s	María Aboy Cebrián José Emiliano Rubio García		
Datos de contacto (E-mail, teléfono...)	DESPACHOS: 1D056 / 1D059 TELÉFONO: 983 423000 E-MAIL: maria.aboy@uva.es ; emirub@uva.es		
Departamento	ELECTRICIDAD Y ELECTRÓNICA		
Fecha de revisión por el Comité de Título	23/06/2026		

1. Situación / Sentido de la Asignatura

1.1 Contextualización

Dentro de la Ingeniería de Telecomunicaciones, la Electrónica es una disciplina instrumental ampliamente utilizada en los sistemas de detección y medida, así como para la generación, tratamiento y transmisión de señales.

La asignatura “Dispositivos y Circuitos Electrónicos” es el punto de partida para el estudio de la Electrónica Analógica, y capacita a los alumnos para poder abordarlo con profundidad. En ella se estudian los dispositivos electrónicos fundamentales y los circuitos básicos de aplicación de los mismos, a partir de los cuales se diseñan y construyen los bloques electrónicos instrumentales aplicados en los diferentes sistemas de telecomunicación.

1.2 Relación con otras materias

“Dispositivos y Circuitos Electrónicos” proporciona los conocimientos básicos para afrontar la asignatura “Electrónica Analógica”. En esta asignatura, que se imparte en el segundo cuatrimestre de 2º curso, se utilizarán los conceptos, dispositivos y circuitos electrónicos básicos estudiados en “Dispositivos y Circuitos Electrónicos” para el análisis y diseño de amplificadores y sistemas electrónicos y algunas de sus aplicaciones.

Asimismo, las competencias adquiridas en esta asignatura serán también básicas para afrontar las asignaturas “Instrumentación Electrónica” (3º curso) y “Electrónica de Comunicaciones” (3º curso).

También es necesaria, en mayor o menor medida, junto con la asignatura “Electrónica Analógica” y las asignaturas de la materia “Circuitos Electrónicos Digitales”, para poder abordar el estudio de todos los contenidos relacionados con la Electrónica que se imparten en la mención Sistemas Electrónicos de la titulación (4º curso), así como para la asignatura optativa transversal “Ingeniería de sistemas electrónicos” (4º curso).

1.3 Prerrequisitos

Para cursar esta asignatura con aprovechamiento es recomendable haber superado la asignatura “Circuitos Eléctricos” de primer curso.

2. Resultados del proceso de formación y aprendizaje

2.1 Conocimientos o contenidos

- C6. Conocer, comprender y aplicar conceptos de circuitos y sistemas electrónicos analógicos y digitales.

2.2 Habilidades o destrezas

- HD6. Capacidad de razonamiento, análisis y síntesis.
- HD7. Capacidad para relacionar conceptos y adquirir una visión integrada, evitando enfoques fragmentarios.
- HD10. Conocimiento de materias básicas, científicas y tecnologías, que le capacite para el aprendizaje de nuevos métodos y tecnologías.
- HD15. Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
- HD24. Capacidad de organización, planificación y gestión del tiempo.
- HD25. Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.
- HD26. Capacidad para trabajar en cualquier contexto, individual o en grupo, de aprendizaje o profesional, local o internacional, desde el respeto a los derechos fundamentales, de igualdad de sexo, raza o religión y los principios de accesibilidad universal, así como la cultura de paz.

2.3 Competencias

- B4. Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.
- T11. Capacidad de utilizar distintas fuentes de energía y en especial la solar fotovoltaica y térmica, así como los fundamentos de la electrotecnia y de la electrónica de potencia.

3. Objetivos

Al finalizar la asignatura el alumno será capaz de:

- Comprender y describir las propiedades de los materiales semiconductores.
- Entender y explicar el funcionamiento interno de cada uno de los dispositivos electrónicos y fotónicos básicos.
- Resolver problemas relacionados con la respuesta de los materiales y de los dispositivos al ser sometidos a diferentes estímulos.
- Diseñar y analizar circuitos rectificadores y conformadores de onda.
- Analizar y resolver circuitos electrónicos amplificadores.
- Describir los procesos tecnológicos relacionados con los semiconductores y las tendencias actuales.
- Analizar los circuitos electrónicos básicos que implementan puertas lógicas en las distintas familias lógicas.

4. Contenidos y/o bloques temáticos

Bloque 1: Dispositivos y circuitos electrónicos

Carga de trabajo en créditos ECTS:

6

a. Contextualización y justificación

Véase la contextualización y justificación de la asignatura.

b. Objetivos de aprendizaje

Véanse los objetivos de la asignatura.

c. Contenidos

TEMA 1: MATERIALES SEMICONDUCTORES

- 1.1 Semiconductores en equilibrio.
- 1.2 Corrientes en los semiconductores.
- 1.3 Generación y recombinación de portadores.
- 1.4 Introducción a la tecnología de materiales.

TEMA 2: EL DIODO

- 2.1 Física del diodo de unión.
- 2.2 Característica I-V del diodo de unión.
- 2.3 Tipos de diodos: diodos Zener, varactores, LED, fotodiodos, células solares.
- 2.4 Resolución de circuitos con diodos. Modelos aproximados del diodo.
- 2.5 Circuito lineal equivalente de pequeña señal.
- 2.6 Aplicaciones de los diodos.

TEMA 3: EL TRANSISTOR BIPOLAR DE UNIÓN

- 3.1 Funcionamiento básico del transistor bipolar. Efecto transistor.
- 3.2 Curvas características del transistor bipolar.
- 3.3 Circuitos de polarización con transistores bipolares.
- 3.4 Familias lógicas con transistores bipolares.
- 3.5 Circuito equivalente en pequeña señal.

TEMA 4: TRANSISTORES DE EFECTO DE CAMPO

- 4.1 El transistor MOSFET. Principios de funcionamiento.
- 4.2 Curvas características.
- 4.3 Circuitos de polarización con transistores MOSFET.
- 4.4 Familias lógicas con transistores MOSFET.
- 4.5 Circuito equivalente en pequeña señal.

TEMA 5: AMPLIFICADORES CON TRANSISTORES

- 5.1 Conceptos básicos de amplificación.
- 5.2 Etapas amplificadoras con transistores bipolares.

- 5.3 Etapas amplificadoras con transistores FET.
- 5.4 Circuitos amplificadores con varios transistores.

d. Métodos docentes

Se detallan en el apartado 5: Métodos docentes y principios metodológicos

e. Plan de trabajo

Véase el anexo I.

f. Evaluación

La evaluación de la adquisición de competencias se basará en pruebas escritas, durante y al final del cuatrimestre (ver apartado 7).

g. Material docente

Véase enlace a la [Plataforma Leganto](#) de la Biblioteca de la UVA con la bibliografía recomendada.

g1. Bibliografía básica

- Hambley A.R., *Electrónica*, Prentice-Hall, 2007 (2ª ed.)
- Pierret R.F., *Semiconductor Device Fundamentals*, Pearson Education, 2006
- Neamen D. A., *Dispositivos y circuitos electrónicos*, McGraw-Hill Interamericana, 2012 (4ª ed, 2ª en español)

g.2 Bibliografía complementaria

- Pierret R. F., *Fundamentos de semiconductores*, Addison-Wesley Iberoamericana, 1994 (2ª ed.)
- Neudeck G.W., *El diodo PN de unión*, Addison-Wesley Iberoamericana, 1993 (2ª ed.)
- Neudeck G.W., *El transistor bipolar de unión*, Addison-Wesley Iberoamericana, 1994 (2ª ed.)
- Pierret R. F., *Dispositivos de efecto campo*, Addison-Wesley Iberoamericana, 1994 (2ª ed.)
- Sedra A., Smith K., *Circuitos microelectrónicos*, Oxford Univ. Press, 2011 (6ª ed.)
- Floyd T. L., *Electronic devices: conventional current version*, Pearson New Int. Ed., 2014 (9ª ed.)

g.3 Otros recursos telemáticos (píldoras de conocimiento, blogs, videos, revistas digitales, cursos masivos (MOOC), ...)

Como apoyo para el estudio personal del alumno, se proporcionarán varios recursos telemáticos que estarán disponibles en la página de la asignatura Dispositivos y Circuitos Electrónicos en el Campus Virtual.

h. Recursos necesarios

Serán necesarios los siguientes recursos facilitados por la UVA o por el profesorado:

- Entorno de trabajo en la plataforma Moodle ubicado en el Campus Virtual de la Uva

- Documentación de apoyo para las clases teóricas y de problemas.

i. Temporalización

BLOQUE TEMÁTICO	CARGA ECTS	PERIODO PREVISTO DE DESARROLLO
Bloque 1: Dispositivos y circuitos electrónicos	6 ECTS	Todo el cuatrimestre

5. Métodos docentes y principios metodológicos

Es fundamental que los alumnos adquieran los conceptos teóricos básicos de una manera integrada, y así puedan aplicarlos a la resolución tanto de cuestiones como de problemas, y que este aprendizaje les permita relacionar los diferentes aspectos de cada tema, así como su interacción con otros temas. Dada la dificultad debida a que esta asignatura se imparte en el primer curso de los grados, se intentará fomentar las tutorías y se utilizarán los siguientes métodos docentes:

- Clase presencial participativa con el apoyo de transparencias y notas manuscritas.
- Resolución de problemas en clase participativa.
- Tutorías individuales y grupales.

**6. Tabla de dedicación del estudiantado a la asignatura**

ACTIVIDADES PRESENCIALES o PRESENCIALES A DISTANCIA ⁽¹⁾	HORAS	ACTIVIDADES NO PRESENCIALES	HORAS
Clases teórico-prácticas (T/M)	29	Estudio y trabajo autónomo individual a partir de los contenidos impartidos, de los recursos telemáticos, de los textos, resolución de problemas, etc.	90
Clases prácticas de aula (A)	29		
Evaluación	2		
Total presencial	60	Total no presencial	90
TOTAL presencial + no presencial			150

⁽¹⁾ Actividad presencial a distancia es cuando un grupo sentado en un aula del campus sigue una clase por videoconferencia de forma síncrona, impartida por el profesor.



7. Sistema y características de la evaluación

INSTRUMENTO/PROCEDIMIENTO	PESO EN LA NOTA FINAL	OBSERVACIONES
1 prueba parcial escrita	30%	Temas 1 y 2
Examen final escrito de la Convocatoria ordinaria	70% / 100%	Si en la prueba parcial escrita se hubiera obtenido una puntuación mayor o igual que 5, esta nota se guarda hasta el examen final de la convocatoria ordinaria. En caso contrario (nota menor que 5), en el examen final se debe realizar la parte correspondiente a los temas 1 y 2.
Convocatoria extraordinaria	100%	Los alumnos que no aprueben la asignatura en la convocatoria ordinaria, deberán realizar el examen de toda la materia en la convocatoria extraordinaria.

CRITERIOS DE CALIFICACIÓN

- **Convocatoria ordinaria:**
 - Los alumnos que hayan aprobado el examen parcial (nota mayor o igual que 5), en el examen final sólo deben realizar la parte correspondiente a los temas 3, 4 y 5 y la calificación se obtendrá asignando un peso de 30% a la nota del examen parcial y 70% a la del examen final.
 - A los alumnos que hayan obtenido una puntuación menor que 5 en el examen parcial no se les tendrá en cuenta la nota obtenida en él. En su lugar, deben realizar el examen de toda la asignatura en la convocatoria ordinaria y la calificación final será la nota obtenida en él (100%).
 - Si el estudiante hubiera obtenido una nota mayor o igual que 5 en la prueba parcial, pero desea obtener una mayor calificación, podrá presentarse voluntariamente a la parte correspondiente del examen final de la convocatoria ordinaria. En este caso, la calificación será la obtenida en el examen final.
- **Convocatoria extraordinaria^(*):**
 - La calificación de la convocatoria extraordinaria será la nota obtenida en el examen correspondiente (100%), sin tener en cuenta la prueba parcial que puede haber realizado el alumno durante el curso.
- En cualquier caso, para superar la asignatura se exigirá una puntuación global de al menos 5 sobre 10.

(*) Se entiende por convocatoria extraordinaria la segunda convocatoria.

8. Consideraciones finales

El Anexo I mencionado en la guía, donde se describe la planificación detallada, se entregará al comienzo de la asignatura.