



Proyecto/Guía docente de la asignatura para el curso 2025-2026

| | | | |
|--|---|----------------------|---------------------------|
| Asignatura | INTRODUCCIÓN AL DISEÑO DE CIRCUITOS INTEGRADOS | | |
| Materia | COMPLEMENTOS DE ELECTRÓNICA para graduados en Tecnologías específicas de Telecomunicación, Mención en Sistemas de Telecomunicación o Telemática | | |
| Módulo | | | |
| Titulación | MÁSTER EN INGENIERÍA DE TELECOMUNICACIÓN | | |
| Plan | 736 | Código | 55462 |
| Periodo de impartición | 1º CUATRIMESTRE (2º bimestre) | Tipo/Carácter | OPTATIVA* |
| Nivel/Ciclo | MÁSTER | Curso | COMPLEMENTOS DE FORMACIÓN |
| Créditos ECTS | 3 ECTS | | |
| Lengua en que se imparte | CASTELLANO | | |
| Profesor/es responsable/s | Helena Castán Lanaspá Salvador Dueñas Carazo | | |
| Datos de contacto (E-mail, teléfono...) | E-MAIL: helena.castan@uva.es , salvador.duenas@uva.es | | |
| Departamento | ELECTRICIDAD Y ELECTRÓNICA | | |
| Fecha de revisión por el Comité de Título | * de julio de 2025 | | |

(*) Esta asignatura es optativa a nivel de título, pero es obligatoria para los alumnos que acceden al máster desde el Grado en Ingeniería de Tecnologías Específicas de Telecomunicación, Mención en Sistemas de Telecomunicación o Mención en Telemática.



1. Situación / Sentido de la Asignatura

1.1 Contextualización

El diseño de circuitos y sistemas digitales es un tema de crucial importancia en la sociedad actual, cuya base tecnológica se sustenta, en gran medida, en los circuitos integrados basados en transistores MOSFET de silicio. Desde que a comienzos de la década de los 70 del siglo XX se fabricaron los primeros circuitos lógicos con tecnología CMOS, el diseño de circuitos integrados digitales ha experimentado un vertiginoso e imparable avance, afrontando retos cada vez más complejos que hacen imprescindible su continuo estudio e innovación. La asignatura que aquí se presenta aborda los aspectos más cruciales del diseño: escalado, consumo de potencia, limitaciones tecnológicas, generación de *layouts*, diseño de lógica combinacional y secuencial, estática y dinámica, atendiendo especialmente al estado del arte y a la búsqueda de nuevas fronteras. Para ello se trata de proporcionar al estudiante una doble perspectiva: por una parte, la visión abstracta del diseño digital; y por otra, la realidad tecnológica de los circuitos del momento. Por otro lado, las soluciones basadas en lógica programable constituyen una alternativa barata, en términos de tiempo de desarrollo y test, para diseños de aplicación específica, por lo que su estudio y conocimiento de las etapas de diseño resulta de gran interés.

1.2 Relación con otras materias

Esta asignatura forma parte de la materia “Complementos de Electrónica” para Graduados en Tecnologías Específicas de Telecomunicación, mención en Sistemas de Telecomunicación o Telemática, y comparte contenidos con la asignatura “Diseño de Circuitos y Sistemas Digitales”, obligatoria de la mención en Sistemas Electrónicos; así mismo, está muy relacionada con la asignatura “Diseño de Circuitos Digitales para Comunicaciones”, obligatoria en el Grado en Tecnologías de Telecomunicación. En cuanto a las asignaturas obligatorias comunes a los Grados en Tecnologías de Telecomunicación y en Tecnologías Específicas de Telecomunicación, esta asignatura está necesariamente relacionada con todas las que constituyen la materia “Electrónica Digital”, perteneciente al Bloque de Materias Básicas de Telecomunicaciones”, en particular “Circuitos Electrónicos Digitales”, que se imparte en el primer cuatrimestre del segundo curso, y cuyo correcto conocimiento constituye una base muy adecuada para el acceso a los contenidos de esta asignatura. También es de especial relevancia el conocimiento de los principios de funcionamiento y de los aspectos tecnológicos de los dispositivos electrónicos, en particular del transistor MOSFET, que es proporcionado por la asignatura “Fundamentos de Electrónica”; se trata de una asignatura de formación básica enmarcada en la materia “Electrónica Analógica” y que se imparte en el segundo cuatrimestre del primer curso. Los contenidos de esta asignatura son necesarios para cursar la asignatura “Diseño y Test de Circuitos Integrados”, obligatoria del Máster en Ingeniería de Telecomunicación y perteneciente a la materia Electrónica para Comunicaciones.

1.3 Prerrequisitos

No existen condiciones previas excluyentes para cursar esta asignatura.



2. Competencias

2.1 Generales

- Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
- Capacidad para diseñar y llevar a cabo experimentos, así como analizar e interpretar datos.
- Capacidad para elaborar informes basados en el análisis crítico de la bibliografía técnica y de la realidad en el campo de su especialidad.
- Capacidad para desarrollar metodologías y destrezas de aprendizaje autónomo eficiente para la adaptación y actualización de nuevos conocimientos y avances científicos.
- Capacidad de organización, planificación y gestión del tiempo.
- Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.

2.2 Específicas

- Capacidad de diseñar circuitos de electrónica analógica y digital, de conversión analógico-digital y digital-analógica, de radiofrecuencia, de alimentación y conversión de energía eléctrica para aplicaciones de telecomunicaciones y computación.
 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones.
-

3. Objetivos

Al finalizar la asignatura el alumno deberá ser capaz de:

- Conocer los principios básicos del Diseño CMOS VLSI.
- Estudiar y analizar los bloques elementales de los circuitos y sistemas digitales CMOS.
- Comprender los procedimientos y condicionantes de la implementación física de los circuitos y cómo dicha implementación puede afectar a sus características.
- Adquirir habilidades para el diseño VLSI de bloques digitales CMOS básicos y de complejidad intermedia.
- Desarrollar destrezas para diseñar, simular y verificar circuitos y sistemas digitales.
- Encontrar y analizar información técnica y realizar informes técnicos con dicha información.



4. Contenidos y/o bloques temáticos

a. Contextualización y justificación

Véase apartado 1.1.

b. Objetivos de aprendizaje

- Conocer los principios básicos del Diseño CMOS VLSI.
- Estudiar y analizar los bloques elementales de los circuitos y sistemas digitales CMOS.
- Comprender los procedimientos y condicionantes de la implementación física de los circuitos y cómo dicha implementación puede afectar a sus características.
- Adquirir habilidades para el diseño VLSI de bloques digitales CMOS básicos y de complejidad intermedia.
- Desarrollar destrezas para diseñar, simular y verificar circuitos y sistemas digitales.
- Encontrar y analizar información técnica y realizar informes técnicos con dicha información.

c. Contenidos

Tema 1.- Principios de la Lógica CMOS

- 1.1.- El dispositivo básico: transistor MOSFET
- 1.2.- El inversor CMOS

Tema 2.- Diseño de Lógica CMOS Combinacional

- 2.1.- Lógica combinacional estática
- 2.2.- Lógica combinacional dinámica

Tema 3.- Generación de layouts

- 3.1.- Reglas de diseño
- 3.2.- Técnicas de Weinberger y de Celdas Estándar
- 3.3.- Método de los Grafos de Euler

Tema 4.- Diseño de Lógica CMOS Secuencial

- 4.1.- Circuitos secuenciales estáticos
- 4.2.- Circuitos secuenciales dinámicos

Prácticas de laboratorio

Metodologías de diseño *bottom-up*
Herramientas de captura, simulación, verificación y síntesis

d. Métodos docentes

Ver sección 5



e. Plan de trabajo

Véase parte i.

f. Evaluación

La evaluación de la adquisición de competencias se basará en:

- Valoración del trabajo realizado en el laboratorio.
- Prueba escrita al final del cuatrimestre

g. Material docente

g.1 Bibliografía básica

- Neil Weste and David Harris. CMOS VLSI Design: A Circuits and Systems Perspective. Addison-Wesley Publishing Company. 4th Edition. 2010.
- R. Jacob Baker. "CMOS: Circuit Design, Layout, and Simulation". Wiley-IEEE Press. 3rd Edition. 2010.
- Jan M.Rabaey, A. Chandrakasan and B. Nikolic. "Digital Integrated Circuits. A Design Perspective". Prentice Hall Electronics and VLSI Series, Charles G.Sodini, Series Editor. Second Edition. 2003.

g.2 Bibliografía complementaria

- S. Sedra y K. C. Smith. "Circuitos Microelectrónicos". McGraw Hill. 2006.
- Tim Williams. The Circuit Designer's Companion. Newnes-Elsevier. 2nd. Edition. 2005.
- J.F.Wakerly. "Digital Design. Principles and Practices". Prentice Hall International. 2000.
- R. Jacob Baker. CMOS: Mixed-Signal Circuit Design. Wiley-IEEE Press. 2nd. Edition. 2009.

g.3 Otros recursos telemáticos (píldoras de conocimiento, blogs, videos, revistas digitales, cursos masivos (MOOC), ...)

h. Recursos necesarios

Serán necesarios los siguientes recursos, todos ellos facilitados por la UVa o el profesor:

- Diapositivas de las presentaciones power-point utilizadas como apoyo en las clases teóricas.
- Documentación de apoyo para la realización de problemas de aula y prácticas de laboratorio.
- Para llevar a cabo las prácticas de laboratorio se necesitará el siguiente software:
 - MICROWIND
 - DSCH

**i. Temporalización**

| CARGA ECTS | PERIODO PREVISTO DE DESARROLLO |
|------------|-------------------------------------|
| 3 | 2º bimestre del primer cuatrimestre |

5. Métodos docentes y principios metodológicos

Clase magistral participativa - Se prevé, para esta parte, introducir metodologías activas de participación en las clases, a través de la realización de pequeños proyectos tutorizados, de forma que el alumno vaya construyendo su base de conocimientos a medida que se progresa en la asignatura. Para ello, por ejemplo, se hará especial hincapié en que el alumno desarrolle la parte teórica de las prácticas de laboratorio como paso previo ineludible para su realización.

Las clases prácticas se realizarán en el laboratorio de modo individual.

6. Tabla de dedicación del estudiante a la asignatura

| ACTIVIDADES PRESENCIALES o PRESENCIALES A DISTANCIA ⁽¹⁾ | HORAS | ACTIVIDADES NO PRESENCIALES | HORAS |
|--|-------|-----------------------------|-------|
| Clases teórico-prácticas (T/M) | 15 | Estudio y trabajo autónomo | 45 |
| Clases prácticas de aula (A) | 0 | | |
| Laboratorios (L) | 15 | | |
| Total presencial | 30 | Total no presencial | 45 |
| TOTAL presencial + no presencial | | | 75 |

(1) Actividad presencial a distancia es aquella en la que un grupo de alumnos sigue una videoconferencia de forma síncrona a la clase impartida por el profesor.

7. Sistema y características de la evaluación

| INSTRUMENTO/PROCEDIMIENTO | PESO EN LA NOTA FINAL | OBSERVACIONES |
|-------------------------------------|-----------------------|--|
| Trabajo realizado en el laboratorio | 50% | Es condición necesaria (pero no suficiente) para superar la asignatura realizar todas las prácticas de laboratorio, entregar todos los informes escritos, y realizar un acto de defensa del desarrollo de las prácticas. |
| Examen final escrito | 50% | Es condición necesaria (pero no suficiente) para superar la asignatura alcanzar una calificación igual o superior a 4 puntos sobre 10 para superar la asignatura. |

- **Convocatoria ordinaria:**
 - En el caso de no realizar alguno de los elementos de evaluación obligatoria la calificación será de No Presentado. En caso de no alcanzar la puntuación mínima en el examen escrito (4 puntos sobre 10), la calificación final será el valor mínimo entre la nota ponderada y 4.5.
- **Convocatoria extraordinaria:**
 - Se mantiene la calificación obtenida en el primer instrumento de la tabla en ese mismo curso académico siempre que se cumplan los requisitos mencionados y su calificación total sea superior a 2.5 puntos sobre 5. El 50% restante de la calificación se obtendrá mediante la realización de un nuevo examen escrito.
 - Si no es superior a 2.5 puntos sobre 5, entonces el examen escrito de la convocatoria extraordinaria supondrá el 70% y un 30% se obtendrá mediante un examen práctico extraordinario de laboratorio. En ambos exámenes se exigirá una nota de al menos 4.5 sobre 10, y una media ponderada de al menos 5.0 sobre 10 para superar la asignatura.

Consideraciones finales

El Anexo I mencionado en la guía, donde se describe la planificación detallada, se entregará al comienzo de la asignatura.

