

**Proyecto/Guía docente de la asignatura**

<b>Asignatura</b>	CIRCUITOS ELECTRÓNICOS DIGITALES		
<b>Materia</b>	ELECTRÓNICA DIGITAL		
<b>Módulo</b>	MATERIAS BÁSICAS DE TELECOMUNICACIONES		
<b>Titulación</b>	GRADO EN INGENIERÍA DE TECNOLOGÍAS ESPECÍFICAS DE TELECOMUNICACIÓN GRADO EN INGENIERÍA DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
<b>Plan</b>	512 (I.T.E.T.) 460 (I.T.T.)	<b>Código</b>	46611 (I.T.E.T.) 45012 (I.T.T.)
<b>Periodo de impartición</b>	1º CUATRIMESTRE	<b>Tipo/Carácter</b>	OBLIGATORIA
<b>Nivel/Ciclo</b>	GRADO	<b>Curso</b>	2º
<b>Créditos ECTS</b>	6 ECTS		
<b>Lengua en que se imparte</b>	CASTELLANO		
<b>Profesor/es responsable/s</b>	Iván Santos Tejido		
<b>Datos de contacto (E-mail, teléfono...)</b>	DESPACHO: 1D046, E.T.S.I. TELECOMUNICACIÓN TELÉFONO: 983 423000 ext. 5512 E-MAIL: <a href="mailto:ivasan@tel.uva.es">ivasan@tel.uva.es</a>		
<b>Departamento</b>	ELECTRICIDAD Y ELECTRÓNICA		

## **1. Situación / Sentido de la Asignatura**

---

### **1.1 Contextualización**

---

La asignatura de Circuitos Electrónicos Digitales se encuentra dentro del bloque de materias básicas de telecomunicaciones, concretamente, es la primera asignatura que se imparte dentro de la materia de Electrónica Digital. Es por tanto donde se deben adquirir los conceptos y conocimientos básicos sobre la representación de información en electrónica digital, así como los circuitos elementales sobre los que construir circuitos electrónicos más complejos, ya sean puramente digitales, como en el caso de los microprocesadores, o mixtos.

Así pues, el alumno deberá adquirir unos conocimientos básicos sobre circuitos electrónicos digitales, así como la habilidad de diseñar los sistemas básicos. Esto debe ser una sólida base sobre la que se asienten otras competencias que debe adquirir el estudiante, incluyendo la capacidad de entender el funcionamiento de circuitos digitales más complejos, su conexión con otros circuitos digitales e interfaces digital/analógica y analógico/digital y la destreza suficiente para programar dichos sistemas digitales.

### **1.2 Relación con otras materias**

---

Esta asignatura se enmarca en la materia "Electrónica Digital" perteneciente al Bloque de Materias Básicas de Telecomunicaciones. Puesto que se trata cronológicamente de la primera asignatura a impartir dentro de esta materia (primer cuatrimestre del segundo curso), en ella se detallan los circuitos básicos digitales que posteriormente se utilizarán como bloques fundamentales en la asignatura que se impartirá a continuación en el segundo cuatrimestre del curso. Ésta tiene como título "Sistemas Electrónicos basados en Microprocesador" y en ella se describe la estructura y funcionamiento de los microprocesadores.

También es necesaria, en mayor o menor medida, junto con la asignatura de Circuitos Electrónicos Analógicos, para la impartición de todas las materias de electrónica que aparecen en los cursos superiores de las dos titulaciones. En concreto, la asignatura de Circuitos Electrónicos Digitales sienta las bases para las materias de "Electrónica para Telecomunicaciones" del grado en Ingeniería de Tecnologías Específicas de Telecomunicación (mención Sistemas de Telecomunicación), "Sistemas Electrónicos Digitales" del grado en Ingeniería de Tecnologías específicas de Telecomunicación (mención Telemática) y "Electrónica para Telecomunicaciones" en el grado en Ingeniería de Tecnologías de Telecomunicación. Por último, dentro del grado en Ingeniería de Tecnologías Específicas de Telecomunicación (mención en Sistemas Electrónicos), su buen conocimiento facilita la comprensión de todas las materias de electrónica pero de manera especial, la materia de "Diseño de Circuitos y Sistemas Electrónicos" (y dentro de ella, la asignatura obligatoria "Diseño de Circuitos y Sistemas Digitales" y la optativa "Interconexión de sistemas Electrónicos") y todas las asignaturas de la materia "Sistemas Electrónicos para el Tratamiento de la información".

### **1.3 Prerrequisitos**

---

No existen condiciones previas excluyentes para cursar esta asignatura., aunque sí recomendaciones lógicas que el alumno debería tener en cuenta. Es recomendable haber cursado la materia "Fundamentos de Electrónica" del "Bloque de Asignaturas de formación Básica".



## 2. Competencias

### 2.1 Generales

- GB1. Capacidad de razonamiento, análisis y síntesis.
- GB3. Capacidad de toma de decisiones en la resolución de problemas básicos de ingeniería de telecomunicación, así como identificación y formulación de estos.
- GB5. Conocimiento de materias básicas, científicas y tecnologías, que le capacite para el aprendizaje de nuevos métodos y tecnologías.
- GC1. Capacidad de organización, planificación y gestión del tiempo.
- GC2. Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.
- GC3. Capacidad para trabajar en cualquier contexto, individual o en grupo, de aprendizaje o profesional, local o internacional, desde el respeto a los derechos fundamentales, de igualdad de sexo, raza o religión y los principios de accesibilidad universal, así como la cultura de paz.

### 2.2 Específicas

- B4. Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.
- T9. Capacidad de análisis y diseño de circuitos combinacionales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.



### 3. Objetivos

Al finalizar la asignatura el alumno deberá ser capaz de:

- Conocer y comprender conceptos fundamentales relacionados con los circuitos electrónicos digitales.
- Analizar y diseñar (sintetizar) circuitos electrónicos digitales básicos a nivel de puertas lógicas.
- Comprender las diferencias entre las familias lógicas y su evolución hasta la actualidad.
- Elegir entre los diferentes tipos de sistemas de almacenamiento masivo de información aquellos que se adecuan a una aplicación concreta.
- Utilizar hojas de especificaciones de componentes para extraer los datos más relevantes y poder comparar entre diferentes alternativas.
- Trabajar en grupo utilizando los aparatos y componentes electrónicos digitales básicos para la comprobación de los circuitos electrónicos diseñados.
- Organizar, planificar y gestionar el tiempo de laboratorio.
- Comunicar, tanto por escrito como oralmente el procedimiento utilizado en el laboratorio y los posibles problemas surgidos.





#### 4. Contenidos y/o bloques temáticos

##### Bloque : Único

Carga de trabajo en créditos ECTS:6

##### a. Contextualización y justificación

Esta asignatura consta de un único bloque y por tanto no es necesario su contextualización y justificación dentro de la asignatura.

##### b. Objetivos de aprendizaje

Esta asignatura consta de un único bloque que comprende, por tanto, objetivos de aprendizaje de la asignatura completa.

##### c. Contenidos

###### TEMA 1 – FUNDAMENTOS

- 1.1.- Introducción.
- 1.2.- Álgebra de Boole. Teoremas.
- 1.3.- Funciones de dos variables. Suficiencias.
- 1.4.- Códigos numéricos y alfanuméricos.
- 1.5.- Simplificación de funciones lógicas. Forma canónica.

###### TEMA 2 – FAMILIAS LÓGICAS

- 2.1.- Introducción.
- 2.2.- El transistor MOS.
- 2.3.- La familia CMOS.
- 2.4.- Otras familias. Comparativa.

###### TEMA 3 - CIRCUITOS COMBINACIONALES

- 3.1.- Introducción.
- 3.2.- Análisis y síntesis AND-OR.
- 3.3.- Análisis y síntesis NAND-NOR.
- 3.4.- Fenómenos aleatorios.

- Sesión de laboratorio 1 – Diseño de un circuito combinacional con puertas lógicas.

###### TEMA 4 - CIRCUITOS COMBINACIONALES INTEGRADOS

- 4.1.- Introducción.
- 4.2.- Decodificador.
- 4.3.- Codificador.
- 4.4.- Conversor de código.
- 4.5.- Multiplexor.
- 4.6.- Demultiplexor.
- 4.7.- Comparador.





4.8.- Sumador.

4.9.- Unidad aritmético-lógica (ALU).

➤ Sesión de laboratorio 2 – Diseño con circuitos combinacionales integrados.

#### **TEMA 5 - BIESTABLES Y FLIP-FLOPS**

5.1.- Introducción.

5.2.- Biestable elemental. Cerrojo tipo D.

5.3.- Biestable R-S. Cerrojos dinámicos.

5.4.- El flip-flop tipo D.

5.5.- Flip-flops JK y T.

#### **TEMA 6 - SISTEMAS SECUENCIALES SÍNCRONOS**

6.1.- Introducción.

6.2.- Procedimiento de diseño.

6.3.- Autómatas de Moore y de Mealy.

➤ Sesión de laboratorio 3 – Diseño de un circuito secuencial síncrono.

#### **TEMA 7 - REGISTROS Y CONTADORES**

7.1.- Introducción.

7.2.- Registros de almacenamiento.

7.3.- Transferencia de información. Buses.

7.4.- Contadores.

7.5.- Registros de desplazamiento.

7.6.- Registros operativos.

➤ Sesión de laboratorio 4 – Diseño de un circuito basado en registros.

#### **TEMA 8 – MEMORIAS**

8.1.- Introducción.

8.2.- Memorias de acceso aleatorio.

8.3.- Memorias secuenciales.

---

#### **d. Métodos docentes**

---

- Clase magistral participativa.
- Resolución de problemas por parte del profesor y los alumnos en clases de aula.
- Diseño y realización de montajes de circuitos digitales básicos en el laboratorio de electrónica y en el laboratorio de simulación. Comprobación y análisis de su funcionamiento. Posibles alternativas y modificaciones.

**e. Plan de trabajo**

---

Véase el Anexo I.

**f. Evaluación**

---

La evaluación de la adquisición de competencias se basará en pruebas escritas o realizadas en línea, durante y al final del cuatrimestre (ver apartado 7).

**g Material docente**

---

**g.1 Bibliografía básica**

---

- J.P. Hayes, *Introducción al Diseño Lógico Digital*, Addison-Wesley.
- R.J. Tocci, *Sistemas Digitales: Principios y Aplicaciones*, Prentice Hall.
- H. Taub, *Circuitos Digitales y Microprocesadores*, McGraw-Hill.

**g.2 Bibliografía complementaria**

---

- T.L. Floyd, *Fundamentos de Sistemas Digitales*, Prentice Hall.
- J. F. Wakerly, *Diseño digital: Principios y Practicas* Prentice Hall.
- E. Mandado, *Sistemas Electrónicos Digitales*, Marcombo.
- V.P. Nelson, H.T. Tagle, B.D. Carroll y J.D. Irwin, *Análisis y Diseño de Circuitos Lógicos Digitales*, Prentice Hall.
- A. Lloris, A. Prieto y L. Parrilla, *Sistemas Digitales*, McGraw-Hill.
- C. Blanco, *Fundamentos de Electrónica Digital*, Thomson.
- E. Muñoz Merino, *Circuitos Electrónicos: Digitales II*, Departamento de Publicaciones de la E.T.S.I. de Telecomunicaciones de Madrid.
- J.L. Martín González, *Problemas Resueltos de Electrónica Digital*. Delta.
- J. García Zubía, *Problemas Resueltos de Electrónica Digital*. Thomson.
- C. Baena, M.J. Bellido, A.J. Molina, M.P. Parra y M. Valencia, *Problemas Resueltos de Circuitos y Sistemas Digitales*. Mc-Graw Hill.
- E. Mandado, *Problemas de Electrónica Digital*. Marcombo.
- I. Padilla, *Ejercicios de Electrónica Digital*, Departamento de Publicaciones de la E.T.S.I. de Telecomunicaciones de Madrid.
- Proteus VSM (Virtual System Modelling) *User Manual*.

**g.3 Otros recursos telemáticos (píldoras de conocimiento, blogs, videos, revistas digitales, cursos masivos (MOOC), ...)**

---

Como apoyo para el estudio personal del alumno, se proporcionarán varios recursos telemáticos que estarán disponibles en la página de la asignatura Circuitos Electrónicos Digitales en el Campus Virtual de la UVA (<http://campusvirtual.uva.es/>).

## h. Recursos necesarios

El material docente que se vaya a utilizar en las clases de teoría (transparencias de los temas y lecturas complementarias) y en las clases de problemas (enunciados de problemas) estará disponible con suficiente antelación a través del Campus Virtual de la UVa (<http://campusvirtual.uva.es/>).

En el Campus Virtual también se pondrá a disposición del alumno una serie de enlaces a diferentes páginas y documentación de apoyo para la realización de problemas de aula y prácticas de laboratorio.

Asimismo, se proporcionará al alumno todo el material necesario para las prácticas de laboratorio (aparatos generadores de tensión continua y de señales digitales, así como equipos de medida -osciloscopios y multímetros y entrenadores para montar los circuitos-, material fungible compuesto básicamente por circuitos integrados y otros componentes electrónicos -resistencias, capacidades, transistores, etc.).

Finalmente, se pondrá a disposición de los alumnos un aula con PCs y las herramientas de software necesarias para la simulación de circuitos digitales.

## i. Temporalización

CARGA ECTS	PERIODO PREVISTO DE DESARROLLO
Bloque Único: Circuitos Electrónicos Digitales, 6 ECTS	Todo el cuatrimestre

## 5. Métodos docentes y principios metodológicos

Es fundamental que los alumnos adquieran los conceptos teóricos de una manera integrada, y así puedan aplicarlos a la resolución tanto de cuestiones como de problemas, y que este aprendizaje les permita relacionar los diferentes aspectos de cada tema, así como su interacción con otros temas.

Se utilizarán los siguientes métodos docentes:

- Clase presencial participativa.
- Resolución de problemas en clase participativa.
- Tutorías individuales y grupales.

## 6. Tabla de dedicación del estudiante a la asignatura

ACTIVIDADES PRESENCIALES o PRESENCIALES A DISTANCIA <sup>(1)</sup>	HORAS	ACTIVIDADES NO PRESENCIALES	HORAS
Clases teórico-prácticas (T/M)	28	Estudio y trabajo autónomo individual	90
Clases prácticas de aula (A)	22		
Laboratorios (Actividad evaluable)	8		
Otras actividades	2		
<b>Total presencial</b>	<b>60</b>	<b>Total no presencial</b>	<b>90</b>
<b>TOTAL</b>			<b>150</b>



## 7. Sistema y características de la evaluación

INSTRUMENTO/PROCEDIMIENTO		PESO EN LA NOTA FINAL	OBSERVACIONES
LABORATORIO	Sesiones de prácticas	1 punto	Trabajo realizado en el laboratorio y entrega de guiones.
	Examen individual	1 punto	En la fecha fijada por la E.T.S.I.T.
TEORÍA	Examen parcial	3 puntos	A la mitad del cuatrimestre. Se evalúan los contenidos de los temas 1, 2, 3 y 4.
	Examen final	(3+) 5 puntos	En fecha fijada por la E.T.S.I.T. Dividido en dos partes: - La primera, con un valor de 3 puntos, para evaluar los contenidos de los temas 1, 2, 3 y 4. Sustituye al parcial, y está pensada para aquellos alumnos que no se presentaron a dicho examen o que obtuvieron baja nota. Es, por tanto, opcional. - La segunda, con un valor de 5 puntos, para evaluar los contenidos de los temas 5, 6, 7 y 8.

### CRITERIOS DE CALIFICACIÓN

**Convocatoria ordinaria:** Suma de Prácticas + Examen parcial + Examen final

- Para aprobar la asignatura es necesario obtener una calificación mínima de 1 punto en la evaluación del laboratorio (sesiones de prácticas + examen) y de 4 puntos en la de la teoría (parcial + examen final).
- Si se supera un procedimiento, pero no el otro, la nota del superado se guarda para la convocatoria extraordinaria. En este caso, la nota final será la del procedimiento no superado ponderada sobre 10.

**Convocatoria extraordinaria:** Suma de Prácticas + Examen final

- Los alumnos que no obtuvieran al menos 4 puntos entre el parcial y el examen final escrito en la convocatoria ordinaria realizarán un examen escrito que cubrirá TODOS los contenidos de la asignatura. Su valor en la nota final es de 8 puntos.
- Los alumnos que no hayan realizado las prácticas durante el curso o las tengan suspensas, realizarán un examen de prácticas individual en el laboratorio. Su valor en la nota final es de 2 puntos.
- Al igual que en la convocatoria ordinaria, para aprobar es necesario obtener una calificación mínima de 1 punto en las prácticas y de 4 puntos en el examen escrito.

En cualquiera de las convocatorias, para aquellos alumnos que no hayan superado alguno de los procedimientos, la nota final será la determinada por el procedimiento no superado ponderada sobre 10.

## 8. Consideraciones finales

El Anexo I mencionado en la guía, donde se describe la planificación detallada, se entregará al comienzo de la asignatura.