

**Guía docente de la asignatura**

<b>Asignatura</b>	DISEÑO DE CIRCUITOS INTEGRADOS PARA COMUNICACIONES		
<b>Materia</b>	ELECTRÓNICA PARA TELECOMUNICACIONES		
<b>Módulo</b>	MATERIAS ESPECÍFICAS DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
<b>Titulación</b>	GRADO EN INGENIERÍA DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
<b>Plan</b>	460	<b>Código</b>	45037
<b>Periodo de impartición</b>	1 <sup>er</sup> . CUATRIMESTRE	<b>Tipo/Carácter</b>	OPTATIVA
<b>Nivel/Ciclo</b>	GRADO	<b>Curso</b>	4 <sup>º</sup>
<b>Créditos ECTS</b>	6 ECTS		
<b>Lengua en que se imparte</b>	CASTELLANO		
<b>Profesor/es responsable/s</b>	HÉCTOR GARCÍA GARCÍA		
<b>Datos de contacto (E-mail, teléfono...)</b>	Despacho 1D048, e-mail: <a href="mailto:hecgar@ele.uva.es">hecgar@ele.uva.es</a> , teléfono: 983423000 ext. 5660.		
<b>Horario de tutorías</b>	Véase <a href="http://www.uva.es/export/sites/uva/2.docencia/2.01.grados/2.01.02.ofertaformativagrados/2.01.02.01.alfabetica/Grado-en-Ingenieria-de-Tecnologias-de-Telecomunicacion/">http://www.uva.es/export/sites/uva/2.docencia/2.01.grados/2.01.02.ofertaformativagrados/2.01.02.01.alfabetica/Grado-en-Ingenieria-de-Tecnologias-de-Telecomunicacion/</a>		
<b>Departamento</b>	ELECTRICIDAD Y ELECTRÓNICA		

## 1. Situación / Sentido de la Asignatura

---

### 1.1 Contextualización

---

El diseño de circuitos integrados para comunicaciones es un tema de crucial importancia en la sociedad actual, cuya base tecnológica se sustenta, en gran medida, en los circuitos integrados basados en transistores MOSFET de silicio. Desde que a comienzos de la década de los 70 del siglo XX se fabricaron los primeros circuitos lógicos con tecnología CMOS, el diseño de circuitos integrados ha experimentado un vertiginoso e imparable avance, afrontando retos cada vez más complejos que hacen imprescindible su continuo estudio e innovación.

El alumno deberá adquirir unos conocimientos sobre el diseño de circuitos ampliamente utilizados en las comunicaciones, como pueden ser los filtros o los circuitos encargados de la conversión analógico-digital, haciendo especial énfasis en la problemática de la integración de componentes pasivos, y las soluciones basadas en circuitos de capacidades conmutadas. Asimismo, se pretende familiarizar al alumno con las herramientas y metodología propia del diseño de este tipo de circuitos.

### 1.2 Relación con otras materias

---

La asignatura optativa “Diseño de circuitos integrados para comunicaciones” se enmarca dentro de la materia “Electrónica para Telecomunicaciones”, perteneciente al Bloque de Materias Específicas de Tecnologías de Telecomunicación.

Esta asignatura está relacionada con las asignaturas “Fundamentos de Electrónica” y “Circuitos Electrónicos Analógicos”, de 1º y 2º curso respectivamente y enmarcadas en la materia “Electrónica Analógica”, que proporcionan los conocimientos básicos para el desarrollo de la asignatura. Es de especial relevancia el conocimiento de los principios de funcionamiento y de los aspectos tecnológicos de los dispositivos electrónicos, en particular del transistor MOSFET, que es proporcionado por la asignatura “Fundamentos de Electrónica”.

### 1.3 Prerrequisitos

---

No existen condiciones previas excluyentes para cursar esta asignatura, aunque sí recomendaciones lógicas que el alumno debería tener en cuenta. Los conceptos previos básicos son los estudiados en las materias básicas de Telecomunicaciones “Electrónica Analógica” y “Electrónica Digital”.

## 2. Competencias

### 2.1 Generales

Código	Descripción
GC1	Capacidad de organización, planificación y gestión del tiempo.
GC2	Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas
GBE3	Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
GBE5	Capacidad para elaborar informes basados en el análisis crítico de la bibliografía técnica y de la realidad en el campo de su especialidad.
GE3	Capacidad para desarrollar metodologías y destrezas de aprendizaje autónomo eficiente para la adaptación y actualización de nuevos conocimientos y avances científicos.

### 2.2 Específicas

Código	Descripción
SE5	Capacidad de diseñar circuitos de electrónica analógica y digital, de conversión analógico-digital y digital-analógica, de radiofrecuencia, de alimentación y conversión de energía eléctrica para aplicaciones de telecomunicaciones y computación.

## 3. Objetivos

Al finalizar la asignatura el alumno deberá ser capaz de:

- Conocer los principios básicos del diseño de circuitos integrados.
- Conocer y diseñar filtros analógicos a partir de unas especificaciones dadas.
- Conocer el funcionamiento de los circuitos basados en capacidades conmutadas, y ser capaz de diseñarlos a partir de unas especificaciones dadas.
- Conocer los bloques electrónicos dedicados a la conversión analógico/digital.
- Estimar el impacto que los efectos reales pueden tener en las características de los circuitos.
- Conocer las herramientas de diseño, simulación y verificación de circuitos y sistemas electrónicos.
- Encontrar y analizar información técnica y realizar informes técnicos con dicha información.

**4. Tabla de dedicación del estudiante a la asignatura**

ACTIVIDADES PRESENCIALES	HORAS	ACTIVIDADES NO PRESENCIALES	HORAS
Clases teórico-prácticas (T/M)	20	Estudio y trabajo autónomo individual	60
Clases prácticas de aula (A)	10	Estudio y trabajo autónomo grupal	30
Laboratorios (L)	30		
Prácticas externas, clínicas o de campo	0		
Seminarios (S)	0		
Tutorías grupales (TG)	0		
Evaluación (fuera del periodo oficial de exámenes)	0		
<b>Total presencial</b>	<b>60</b>	<b>Total no presencial</b>	<b>90</b>

## 5. Bloques temáticos

**Bloque Único:** DISEÑO DE CIRCUITOS INTEGRADOS PARA COMUNICACIONES

Carga de trabajo en créditos ECTS: 6

### a. Contextualización y justificación

Véase apartado 1.1. Esta asignatura consta de un único bloque y por tanto no es necesario su contextualización y justificación dentro de la asignatura.

### b. Objetivos de aprendizaje

Véase apartado 3. Esta asignatura consta de un único bloque que comprende, por tanto, objetivos de aprendizaje de la asignatura completa.

### c. Contenidos

#### Tema 1.- Filtros analógicos en tiempo continuo

1.1.- Diseño de filtros

1.2.- Implementación física de los filtros a partir de componentes electrónicos

#### Tema 2.- El transistor MOSFET

#### Tema 3.- Tecnología de fabricación de circuitos integrados

#### Tema 4.- Circuitos de capacidades conmutadas

4.1.- Implementación física de conmutadores utilizando transistores

4.2.- Diseño de circuitos de capacidades conmutadas

#### Tema 5.- Filtros de capacidades conmutadas

#### Tema 6.- Conversión analógico/digital

#### Prácticas de laboratorio

- Se estudiarán distintos casos prácticos de los temas estudiados en teoría, utilizando herramientas de captura, simulación, verificación y síntesis.

---

**d. Métodos docentes**

---

- Clase magistral participativa
- Aprendizaje basado en resolución de casos prácticos

---

**e. Plan de trabajo**

---

Se entregará al comienzo de la asignatura.

---

**f. Evaluación**

---

La evaluación de la adquisición de competencias se basará en:

- Valoración del trabajo realizado en el laboratorio.
- Prueba escrita al final del cuatrimestre.

---

**g. Bibliografía básica**

---

- R. Jacob Baker. "CMOS: Circuit Design, Layout, and Simulation". Wiley-IEEE Press. 3rd Edition. 2010.
- R. Jacob Baker. "CMOS Mixed Signal Circuit Design". Wiley-IEEE Press. 2002.
- B. Razavi. "Design of Analog CMOS Integrated Circuits", Mc Graw Hill, 2001.
- M. Liu. "Demystifying Switched-Capacitor Circuits", Newnes, 2006.

---

**h. Bibliografía complementaria**

---

- Neil Weste and David Harris. CMOS VLSI Design: A Circuits and Systems Perspective. Addison-Wesley Publishing Company. 4th Edition. 2010.

---

**i. Recursos necesarios**

---

Serán necesarios los siguientes recursos, todos ellos facilitados por la UVa o el profesor:

- Las clases teóricas se realizarán mediante presentaciones power-point.
- Para llevar a cabo las prácticas de laboratorio se utilizará un entorno de diseño y simulación de circuitos integrados CMOS.



**6. Temporalización (por bloques temáticos)**

BLOQUE TEMÁTICO	CARGA ECTS	PERIODO PREVISTO DE DESARROLLO
Bloque único (asignatura completa)	6 ECTS	Período lectivo completo correspondiente al primer cuatrimestre del curso académico: Semanas 1-15

**7. Sistema de calificaciones – Tabla resumen**

INSTRUMENTO/PROCEDIMIENTO	PESO EN LA NOTA FINAL	OBSERVACIONES
Trabajo realizado en el laboratorio y entrega de guiones de laboratorio	40%	Es condición necesaria (pero no suficiente) para superar la asignatura realizar todas las prácticas de laboratorio.
Examen final escrito	60%	Es condición necesaria (pero no suficiente) para superar la asignatura aprobar el examen final.

**CRITERIOS DE CALIFICACIÓN****Convocatoria ordinaria:**

Si un alumno no realiza todas las prácticas y entregas requeridas, o no se presenta al examen, su calificación será “No presentado”. Si un alumno no alcanza la calificación mínima requerida en el examen, su calificación final en la asignatura será el mínimo entre el valor calculado según la ponderación descrita en la tabla y 4.5

**Convocatoria extraordinaria:**

Si en alguna de las dos partes de la evaluación el alumno ha aprobado, se mantendrá la calificación. El alumno tiene la posibilidad de entregar las prácticas requeridas durante el curso, pero en caso de no hacerlo, tendrá que realizar un examen de prácticas que se valorará sobre el 40 % de la nota. Examen final escrito sobre el 60 % de la nota.