

**Guía docente de la asignatura: Curso 2017-18**

| | | | |
|--|--|----------------------|-------------|
| Asignatura | DISEÑO DE CIRCUITOS DIGITALES PARA COMUNICACIONES | | |
| Materia | ELECTRÓNICA PARA TELECOMUNICACIONES | | |
| Módulo | MATERIAS ESPECÍFICAS DE TECNOLOGÍAS DE TELECOMUNICACIÓN | | |
| Titulación | GRADO EN INGENIERÍA DE TECNOLOGÍAS DE TELECOMUNICACIÓN | | |
| Plan | 460 | Código | 45026 |
| Periodo de impartición | 2º CUATRIMESTRE | Tipo/Carácter | OBLIGATORIA |
| Nivel/Ciclo | GRADO | Curso | 3º |
| Créditos ECTS | 6 ECTS | | |
| Lengua en que se imparte | CASTELLANO | | |
| Profesor/es responsable/s | SALVADOR DUEÑAS CARAZO HÉCTOR GARCÍA GARCÍA | | |
| Datos de contacto (E-mail, teléfono...) | TELÉFONO: 983 423679 E-MAIL: sduenas@ele.uva.es , hecgar@tel.uva.es | | |
| Horario de tutorías | Ver Tutorías en http://www.uva.es/export/sites/uva/2.docencia/2.01.grados/2.01.02.ofertaformativagrados/2.01.02.01.alfabetica/Grado-en-Ingenieria-de-Tecnologias-de-Telecomunicacion/ | | |
| Departamento | ELECTRICIDAD Y ELECTRÓNICA | | |



1. Situación / Sentido de la Asignatura

1.1 Contextualización

El diseño de circuitos y sistemas digitales es un tema de crucial importancia en la sociedad actual, cuya base tecnológica se sustenta, en gran medida, en los circuitos integrados basados en transistores MOSFET de silicio. Desde que a comienzos de la década de los 70 del siglo XX se fabricaron los primeros circuitos lógicos con tecnología CMOS, el diseño de circuitos integrados digitales ha experimentado un vertiginoso e imparable avance, afrontando retos cada vez más complejos que hacen imprescindible su continuo estudio e innovación. La asignatura que aquí se presenta aborda los aspectos más cruciales del diseño de circuitos electrónicos para comunicaciones, con especial énfasis en los dispositivos lógicos programables avanzados, los lenguajes de descripción de hardware, y las aplicaciones de filtrado y modulación, atendiendo especialmente al estado del arte y a la búsqueda de nuevas fronteras. Para ello se trata de proporcionar al estudiante una doble perspectiva: por una parte, la visión abstracta del diseño digital; y por otra, la realidad tecnológica de los circuitos del momento.

1.2 Relación con otras materias

La asignatura "Diseño de circuitos digitales para comunicaciones" se enmarca dentro de la materia "Electrónica para telecomunicaciones", perteneciente al Bloque de Materias Específicas de Tecnologías de Telecomunicación. Esta asignatura se complementa con las asignaturas del mismo curso "Subsistemas Electrónicos de Comunicaciones" y "Microelectrónica de Radio Frecuencia" que abarcan el *front-end analógico* de los sistemas de comunicaciones. El enlace entre ellas está incluido en los contenidos de la asignatura de 4º Curso "Diseño de Circuitos Integrados para Comunicaciones" en la que se estudian los Circuitos Mixtos Analógicos-Digitales.

En cuanto a las asignaturas de cursos precedentes, esta asignatura está necesariamente relacionada con todas las que constituyen la materia "Electrónica Digital", perteneciente al Bloque de "Materias Básicas de Telecomunicaciones", en particular "Circuitos electrónicos digitales", que se imparte en el primer cuatrimestre del segundo curso, y cuyo correcto conocimiento constituye una base muy adecuada para el acceso a los contenidos de esta asignatura. También es de especial relevancia el conocimiento de los principios de funcionamiento y de los aspectos tecnológicos de los dispositivos electrónicos, en particular del transistor MOSFET, que es proporcionado por la asignatura "Fundamentos de Electrónica"; se trata de una asignatura de formación básica enmarcada en la materia "Electrónica Analógica" y que se imparte en el segundo cuatrimestre del primer curso.

1.3 Prerrequisitos

No existen condiciones previas excluyentes para cursar esta asignatura, aunque sí recomendaciones lógicas que el alumno debería tener en cuenta. Es recomendable haber cursado las materias básicas de Telecomunicaciones "Electrónica Analógica" y "Electrónica Digital". También resulta muy conveniente para afrontar esta asignatura haber adquirido los conocimientos y competencias de algunas Materias Instrumentales, especialmente "Física".



2. Competencias

2.1 Generales

- GBE3. Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
- GBE5. Capacidad para elaborar informes basados en el análisis crítico de la bibliografía técnica y de la realidad en el campo de su especialidad.
- GE3. Capacidad para desarrollar metodologías y destrezas de aprendizaje autónomo eficiente para la adaptación y actualización de nuevos conocimientos y avances científicos.
- GC1. Capacidad de organización, planificación y gestión del tiempo.
- GC2. Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.
- GC3. Capacidad para trabajar en cualquier contexto, individual o en grupo, de aprendizaje o profesional, local o internacional, desde el respeto a los derechos fundamentales, de igualdad de sexo, raza o religión y los principios de accesibilidad universal, así como la cultura de paz.

2.2 Específicas

- SE5. Capacidad de diseñar circuitos de electrónica analógica y digital, de conversión analógico-digital y digital-analógica, de radiofrecuencia, de alimentación y conversión de energía eléctrica para aplicaciones de telecomunicaciones y computación.



3. Objetivos

Al finalizar la asignatura el alumno deberá ser capaz de:

- Conocer las soluciones comerciales existentes basadas en FPGAs y DSPs para el desarrollo de circuitos digitales para comunicaciones y otros.
- Comprender la metodología de diseño de circuitos digitales para comunicaciones basados en sistemas lógicos programables y procesadores de señal digital.
- Conocer los lenguajes de programación tanto hardware como software a emplear en el diseño de circuitos digitales basados en FPGAs y DSPs.
- Diseñar, realizar y depurar hardware/software basados en FPGAs y DSPs.
- Aplicar técnicas de resolución de problemas hardware/software en el desarrollo de circuitos digitales basados en FPGAs y DSPs.
- Encontrar y analizar información técnica y realizar informes técnicos con dicha información.





4. Tabla de dedicación del estudiante a la asignatura

| ACTIVIDADES PRESENCIALES | HORAS | ACTIVIDADES NO PRESENCIALES | HORAS |
|--|-----------|---------------------------------------|-----------|
| Clases teórico-prácticas (T/M) | 30 | Estudio y trabajo autónomo individual | 60 |
| Clases prácticas de aula (A) | 0 | Estudio y trabajo autónomo grupal | 30 |
| Laboratorios (L) | 30 | | |
| Prácticas externas, clínicas o de campo | 0 | | |
| Seminarios (S) | 0 | | |
| Tutorías grupales (TG) | 0 | | |
| Evaluación (fuera del periodo oficial de exámenes) | 0 | | |
| Total presencial | 60 | Total no presencial | 90 |



5. Bloques temáticos

| | |
|-------------------------|---|
| Bloque único | Diseño de circuitos y sistemas digitales |
|-------------------------|---|

Carga de trabajo en créditos ECTS:

a. Contextualización y justificación

Véase apartado 1.1..

b. Objetivos de aprendizaje

Véase apartado 3.

c. Contenidos

Tema 1.- Introducción

- 1.1.- Perspectiva histórica
- 1.2.- Aspectos generales del diseño de circuitos integrados digitales para Comunicaciones
- 1.3.- Principios del diseño estructurado

Tema 2.- Diseño de Lógica CMOS Combinacional

- 2.1.- Lógica combinacional estática
- 2.2.- Familias lógicas alternativas
- 2.3.- Lógica combinacional dinámica

Tema 3.- Diseño de Lógica CMOS Secuencial

- 3.1.- Circuitos secuenciales estáticos
- 3.2.- Circuitos secuenciales dinámicos
- 3.3.- Circuitos multivibradores
- 3.4.- Circuitos Digitales Programables

Prácticas de laboratorio

- P.1. Layout y características del transistor MOS
- P.2. Diseño Full-custom de un inversor
- P.3. Diseño y análisis de una puerta NAND de 4 entradas
- P.4. Puerta XOR en tecnología CMOS complementaria
- P.5. Memorias, latches y flip-flops

d. Métodos docentes

- Clase magistral participativa
- Aprendizaje entre iguales

e. Plan de trabajo



Véase el Anexo I.

f. Evaluación

La evaluación de la adquisición de competencias se basará en:

- Valoración de la actitud y participación del alumno en las actividades formativas.
- Valoración del trabajo realizado en el laboratorio.
- Realización de un trabajo escrito y/o presentación oral.
- Prueba escrita al final del cuatrimestre.

g. Bibliografía básica

- Jan M. Rabaey, A. Chandrakasan, B. Nikolic. "Digital Integrated Circuits. A Design Perspective". Prentice Hall Electronics and VLSI Series, Charles G. Sodini, Series Editor. Second Edition. 2003.
- A. S. Sedra, K. C. Smith. "Circuitos Microelectrónicos". McGraw Hill, 2006.
- J.F. Wakerly. "Digital Design. Principles and Practices". Prentice Hall International, 2000.

h. Bibliografía complementaria

- A. Mukherjee. "Introduction to nMOS and CMOS VLSI Systems Design". Prentice-Hall International Editions, 1986.
- J.P. Uyemura. "Fundamentals of MOS Digital Integrated Circuits". Addison-Wesley Publishing Company, 1988.
- R.L. Geiger, P.E. Allen, N.R. Strader. "VLSI Design Techniques for Analog and Digital Circuits". McGraw-Hill, 1990.
- D. de Cogan. "Design and Technology of Integrated Circuits". John Wiley & Sons, 1990.
- N.H.E. Weste, K. Eshraghian. "Principles of CMOS VLSI Design: A System Perspective". Addison-Wesley Publishing Company, 1993.
- M.J. Morant. "Diseño y Tecnología de Circuitos Integrados". Addison-Wesley Iberoamericana, 1994.
- W. Wolf. "Modern VLSI Design. A System Approach". Prentice Hall, 1994.
- D.A. Pucknell, K. Eshraghian. "Basic VLSI Design". Prentice Hall, 1994.
- T.A. DeMassa, Z. Ciccone. "Digital Integrated Circuits". John Wiley & Sons, 1996.

i. Recursos necesarios

Serán necesarios los siguientes recursos, todos ellos facilitados por la UVa o el profesor:

- Las clases teóricas se realizarán mediante presentaciones power-point.
- Para llevar a cabo las prácticas de laboratorio se necesitará el siguiente software:
XILINX FOUNDATION SOFTWARE
MICROWIND

6. Temporalización (por bloques temáticos)

| BLOQUE TEMÁTICO | CARGA ECTS | PERIODO PREVISTO DE DESARROLLO |
|------------------------------------|------------|--|
| Bloque único (asignatura completa) | 6 | Período lectivo completo correspondiente al 2º cuatrimestre del curso académico: Semanas 1-15 |

7. Sistema de calificaciones – Tabla resumen

| INSTRUMENTO/PROCEDIMIENTO | PESO EN LA NOTA FINAL | OBSERVACIONES |
|---|-----------------------|---|
| Valoración de la actitud y participación del alumno en las actividades formativas en aula | 5% | |
| Valoración del trabajo realizado en el laboratorio | 15% | Es condición necesaria (pero no suficiente) para superar la asignatura realizar todas las prácticas de laboratorio. |
| Informes de prácticas de laboratorio | 20% | Es condición necesaria (pero no suficiente) para superar la asignatura entregar todos los informes. |
| Realización de un trabajo escrito y/o presentación oral | 20% | Es condición necesaria (pero no suficiente) para superar la asignatura realizar el trabajo escrito y/o realizar la presentación oral. |
| Examen final escrito | 40% | Es condición necesaria (pero no suficiente) para superar la asignatura alcanzar una calificación igual o superior a 4 puntos sobre 10 para superar la asignatura. |

Si un alumno no realiza todas las prácticas, entregas y presentaciones orales requeridas, o no se presenta al examen, su calificación será “No presentado”. Si un alumno no alcanza la calificación mínima requerida en el examen, su calificación final en la asignatura será el mínimo entre el valor calculado según la ponderación descrita en la tabla y 4.5

En el caso de la convocatoria extraordinaria:

- Se mantiene la calificación obtenida en los cuatro primeros instrumentos de la tabla en ese mismo curso académico siempre que se cumplan los requisitos mencionados y su calificación total sea superior a 30 puntos sobre 60. El 40% restante de la calificación se obtendrá mediante la realización de un nuevo examen escrito.
- Si la calificación obtenida en los cuatro primeros instrumentos de la tabla en ese mismo curso académico no es superior a 30 puntos sobre 60, entonces el examen escrito de la convocatoria extraordinaria supondrá el 70% y un 30% se obtendrá mediante un examen práctico extraordinario de laboratorio. En



ambos exámenes se exigirá una nota de al menos 4.5 sobre 10, y una media ponderada de al menos 5.0 sobre 10 para superar la asignatura.

8. Consideraciones finales

El Anexo I mencionado en la guía, donde se describe la planificación detallada, se entregará al comienzo de la asignatura.

